

### הבהרות לתרגיל spice:

• ערכים סבירים של טרנזיסטור:

מתח סף:

אורך תעלה:

רוחב תעלה:

$KP = \mu * Cox$

גורם אפקט קיצור תעלה

$$1V > |V_T| > 0.5V$$

$$0.1\mu m < L < 1000\mu m$$

$$0.1\mu m < W < 1000\mu m$$

$$20 * 10^{-6} [A/V^2] < KP < 200 * 10^{-6} [A/V^2]$$

$$0.005 [V^{-1}] < LAMBDA < 0.02 [V^{-1}]$$